(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-149040

(43)公開日 平成9年(1997)6月6日

(51) Int.Cl.⁶

識別記号

庁内整理番号

9466-5K

FΙ

H04L 11/20

3/00

G

技術表示箇所

H04L 12/28 H04Q 3/00

H04Q

審査請求 未請求 請求項の数4 〇L (全 5 頁)

(21)出願番号

特願平7-303012

(22)出願日

平成7年(1995)11月21日

(71)出願人 000004226

日本電信電話株式会社

東京都新宿区西新宿三丁目19番2号

(72)発明者 浅野 道和

東京都新宿区西新宿三丁目19番2号 日本

電信電話株式会社内

(72)発明者 土井 幸浩

東京都新宿区西新宿三丁目19番2号 日本

電信電話株式会社内

(72)発明者 髙木 康志

東京都新宿区西新宿三丁目19番2号 日本

電信電話株式会社内

(74)代理人 弁理士 井出 直孝 (外1名)

最終頁に続く

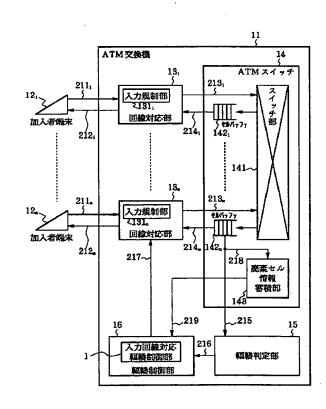
(54) 【発明の名称】 ATM交換機

(57) 【要約】

【課題】 セルの入力規制を行うとき、そのATM交換機に収容されている全ての入力回線について一律に入力規制を実行するしかなく、契約遵守ユーザと契約違反ユーザとを区別したサービスを提供できない。

【解決手段】 輻輳状態の中で廃棄されたセルのヘッダ 情報から輻輳原因となっているコネクションを特定し、 そのコネクションが含まれている入力回線だけを入力規 制対象とする。

【効果】 簡単な構成により輻輳コネクションを特定することができる。高速にリアルタイムで輻輳制御が行える。



【特許請求の範囲】

【請求項1】 複数の回線対応部と、この回線対応部に 到来したセルを方路別に振り分けるスイッチ部と、この スイッチ部から出力されるセルを方路別に一時蓄積する セルバッファとを備えたATM交換機において、

1

輻輳により前記セルバッファから溢れる廃棄セルが単位 時間当たりに所定数を越えるときに、この廃棄セルの発 信元情報に対応する回線対応部で規制を実行する手段を 備えたことを特徴とするATM交換機。

【請求項2】 前記廃棄セルのヘッダ情報を一時蓄積する廃棄セル情報蓄積部と、この蓄積部に蓄積されたヘッダ情報から発信元情報を識別する識別手段と、この発信元情報にしたがって前記規制を実行すべき回線対応部を特定する対応手段とを備えた請求項1記載のATM交換機。

【請求項3】 請求項1または2記載のATM交換機を備えたATM通信網。

【請求項4】 到来セルを一時蓄積するセルバッファを利用して交換接続を行うATM通信網で、輻輳によりセルバッファから溢れる廃棄セルが発生し入力の規制を行うとき、この廃棄セルの発信元情報を識別し、その発信元に対応する入力を規制するATM通信網の入力規制方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は情報を固定長のセルに分割し転送する非同期転送モード(Asynchronous Transfer Mode: ATM)網に利用する。特に、ATM交換機が輻輳状態になった場合に、輻輳状態を速やかに回避する技術に関する。

[0002]

【従来の技術】ATM交換機は、加入者端末から到来するセルをそのヘッダ情報にしたがって所望の出力方路に振り分けている。単位時間当たりのセル転送数が規定値を越えた場合には、超過分のセルは廃棄される。

【0003】具体的には、ATMスイッチの出力方路別にセルバッファが設けられ、このセルバッファのキュー 長を越えてセルバッファに到来するセルは廃棄される。 この廃棄されるセルの数を観測することによりATM交 換機の輻輳を検出することができる。

【0004】このようにして輻輳が検出されたとき、従来の技術では輻輳の原因となるコネクションを特定することが困難であるため、全コネクションに対して一律に入力規制などの輻輳制御を行う。もし、輻輳の原因となるコネクションを特定するためには全コネクションに対し、コネクション毎にトラヒック監視を行う必要がある。

【0005】従来例を図4を参照して説明する。図4は 従来例の全体構成図である。11はATM交換機、12 $1\sim12$ _nはこのATM交換機に接続される加入者端

末、13~13」はATM交換機に回線毎に配備され た入力規制部1311~131 を有する回線対応部、 14は出力方路毎にセルバッファ142₁~142_nを 有するATMスイッチ、15はATMスイッチ14のセ ルバッファ1421~142nでのセル情報に基づきA .TM交換機11の輻輳状態を判定する輻輳判定部、16 は輻輳状態において、輻輳が発生した出力方路に対して 各回線対応部131~13nの入力規制部1311~1 31n により輻輳制御を実現する輻輳制御部、141は 10 ATMスイッチ14でセルを方路別に振り分けるスイッ チ部、 $211_1 \sim 211_n$ および $212_1 \sim 212_n$ は 各加入者端末とATM交換機を接続する上り、下り一対 の入力回線および出力回線、 $213_1 \sim 213_n$ および 214₁~214_n は各回線対応に設置された回線対応 部 $13_1 \sim 13_n$ とATMスイッチ14のポートを接続 する内部配線、215はセルバッファ2131~213 n から輻輳判定部15に輻輳情報を知らせる内部配線、 216は輻輳の検出を輻輳制御部16に知らせる内部配 線、217は輻輳制御部16から回線対応部131~1 3 n 内の入力規制部 1 3 1 1 ~ 1 3 1 n に対して制御す 20 る内部配線である。

【0006】回線対応部 $13_1 \sim 13_n$ から入力された セルは、ATMスイッチ 140スイッチ部 141において交換され、該当出力方路に対応したセルバッファ $142_1 \sim 142_n$ に蓄積された後に出力方路に出力される。

【0007】あるセルバッファ142 $_{\rm i}$ にあらかじめ用意されているキュー長を超えたセル数が到着し、セルバッファ142 $_{\rm i}$ のオーバーフローおよびそれによるセル廃棄があらかじめ設定された一定時間以上継続したとき、輻輳判定部15においてATM交換機11が輻輳状態と判断する。輻輳が検出されると、輻輳制御部16は全てのコネクションに対して入力規制を行うため、回線対応部13 $_{\rm i}$ ~13 $_{\rm i}$ の入力規制部13 $_{\rm i}$ ~13 $_{\rm i}$ に対して規制を設定し、ATM交換機11に対するセルの流入を規制することにより、輻輳状態を解除している。

[0008]

【発明が解決しようとする課題】このように従来例に示した技術によれば、ATM交換機のセルバッファの輻輳において、セルバッファに収容されているコネクションの中で輻輳を起こしているコネクションを特定し輻輳制御を行うことが困難である。そのため全コネクションに対して一律に入力規制などの輻輳制御を行うことになる。このとき正規の契約帯域で通信し、輻輳に関係しないユーザまでもが輻輳制御の対象となり、契約遵守ユーザと契約違反ユーザとを区別したサービスを提供することができない。

【0009】また、従来技術を用いて輻輳を起こしてい 50 るコネクションを特定するためには全コネクションに対 3

してトラヒック観測を行う必要があり、これを実現する ためには交換機のハードウェア量が増大し、また、コネ クションの特定までの遅延が無視できず、リアルタイム の制御ができない。

【0010】本発明は、このような背景に行われたものであって、簡単な構成により契約に違反しているコネクションを特定することができるATM交換機を提供することを目的とする。本発明は、ユーザに対するサービスを向上させることができるATM交換機を提供することを目的とする。本発明は、リアルタイムで輻輳制御を行うことができるATM交換機を提供することを目的とする。本発明は、高速で輻輳制御を行うことができるATM交換機を提供することを目的とする。

【課題を解決するための手段】本発明によれば、ATM

[0011]

交換機において輻輳が検出されたとき、記憶手段に記憶 された廃棄セルの発信元情報に基づき、廃棄セルの属す るコネクションを輻輳の原因となるコネクションを特定 して抽出し、該当するコネクションのATM交換機に対 するセル流入を規制することにより、コネクション毎の 輻輳制御を実現し、輻輳制御の効果を高めることが可能 となる。また、輻輳の原因となるコネクションの特定に コネクション毎のトラヒック観測を行う必要がなく、ハ ードウェア量の少ないATM交換機により実現できる。 【0012】すなわち、本発明の第一の観点は、複数の 回線対応部と、この回線対応部に到来したセルを方路別 に振り分けるスイッチ部と、このスイッチ部から出力さ れるセルを方路別に一時蓄積するセルバッファとを備え たATM交換機である。本発明の特徴とするところは、 輻輳により前記セルバッファから溢れる廃棄セルが単位 時間当たりに所定数を越えるときに、この廃棄セルの発 信元情報に対応する回線対応部で規制を実行する手段を 備えたところにある。

【0013】これにより、簡単な構成により契約に違反しているコネクションを特定し、そのコネクションを収容している入力回線に対して輻輳制御を実行することができる。

【0014】前記廃棄セルのヘッダ情報を一時蓄積する 廃棄セル情報蓄積部と、この蓄積部に蓄積されたヘッダ 情報から発信元情報を識別する識別手段と、この発信元 情報にしたがって前記規制を実行すべき回線対応部を特 定する対応手段とを備えることが望ましい。これによ り、セルの全ての情報をそのまま廃棄セル情報蓄積部に 蓄積するよりも少ない記憶容量で多くの情報を蓄積する ことができる。

【0015】本発明の第二の観点は、前記ATM交換機を備えたATM通信網である。

【0016】本発明の第三の観点は、ATM通信網の入力規制方法であって、到来セルを一時蓄積するセルバッファを利用して交換接続を行うATM通信網で、輻輳に

4

よりセルバッファから溢れる廃棄セルが発生し入力の規制を行うとき、この廃棄セルの発信元情報を識別し、その発信元に対応する入力を規制するATM通信網の入力規制方法である。

[0017]

【発明の実施の形態】

[0018]

【実施例】本発明実施例の構成を図1および図2を参照して説明する。図1は本発明実施例の全体構成図である。図2は入力回線対応輻輳制御部のブロック構成図である。

【0019】本発明は、回線対応部 $13_1 \sim 13_n$ と、この回線対応部 $13_1 \sim 13_n$ に到来したセルを方路別に振り分けるスイッチ部141と、このスイッチ部141から出力されるセルを方路別に一時蓄積するセルバッファ $142_1 \sim 142_n$ とを備えたATM交換機である。

[0020] ここで、本発明の特徴とするところは、輻輳によりセルバッファ $142_1 \sim 142_n$ から溢れる廃棄セルが単位時間当たりに所定数を越えるときに、この廃棄セルの発信元情報に対応する回線対応部 $13_1 \sim 13_n$ で規制を実行する手段としての入力回線対応輻輳制御部1を備えたところにある。

 $[0\ 0\ 2\ 1]$ 前記廃棄セルのヘッダ情報を一時蓄積する 廃棄セル情報蓄積部 $1\ 4\ 3$ と、この蓄積部に蓄積された ヘッダ情報から発信元情報を識別する識別手段としての ヘッダ情報逆変換部 2 と、この発信元情報にしたがって 前記規制を実行すべき回線対応部 $1\ 3\ 1$ ~ $1\ 3\ n$ を特定 する対応手段としての入力回線特定部 $3\ 3$ およびコネクションリスト 4 とを備えている。

[0022] 次に、本発明実施例の動作を説明する。回線対応部 $13_1 \sim 13_n$ から入力されたセルは、ATM スイッチ140スイッチ部141において交換され、該当出力方路に対応したセルバッファ $142_1 \sim 142_n$ に蓄積された後に、出力方路に出力される。あるセルバッファ 142_i に複数の回線対応部 $13_1 \sim 13_n$ から入力されたセルが集中し、そのセルバッファ 142_i にあらかじめ用意されているキュー長を超えたセル数が到着し、セルバッファ 142_i からセルがあふれるとき、ATM交換機11において廃棄されたセルについて廃棄セル情報蓄積部143に廃棄セルのヘッダ情報を格納蓄積する。

【0023】図3は、本発明実施例の輻輳制御部16の動作を示すフローチャートである。セルバッファ142 i のオーバフロー、およびそれによるセル廃棄があらかじめ設定された一定時間以上継続したとき、従来例で既に説明したように、輻輳判定部15においてATM交換機11が輻輳状態と判断する。輻輳制御部16は、輻輳判定部15からの輻輳発生通知を受け取ると、入力回線50対応輻輳制御部1を起動する(S0)。入力回線対応輻

5

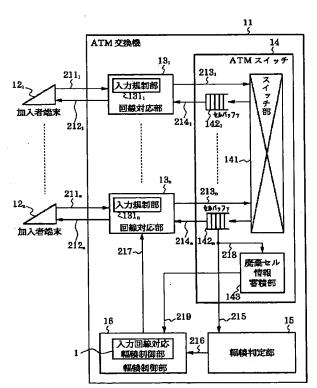
[0024]

【発明の効果】以上説明したように、本発明によれば、 簡単な構成により契約に違反しているコネクションを特 定することができる。これにより、ユーザに対するサー ビスを向上させることができる。また、高速にリアルタ イムで輻輳制御を行うことができる。

【図面の簡単な説明】

【図1】本発明実施例の全体構成図。

【図1】



6 【図2】入力回線対応輻輳制御部のプロック構成図。

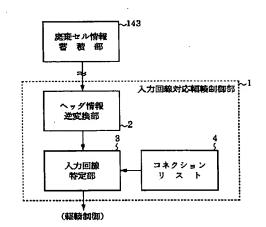
【図3】本発明実施例の輻輳制御部の動作を示すフロー チャート。

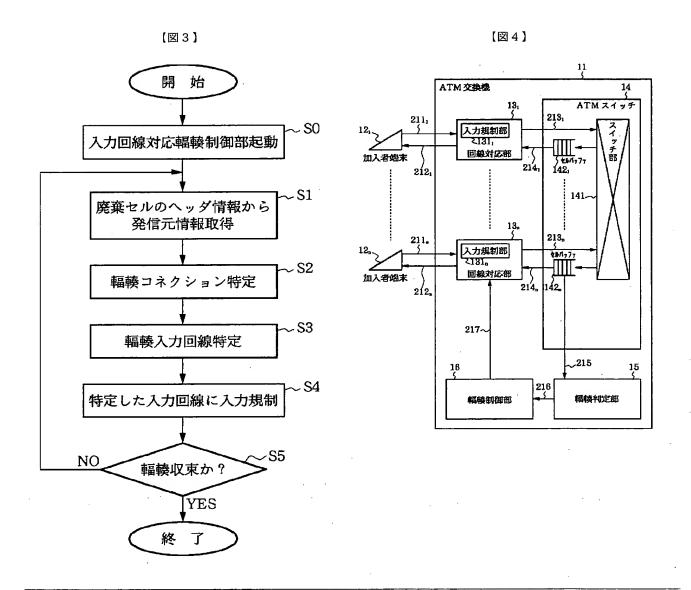
【図4】従来例の全体構成図。

【符号の説明】

- 1 入力回線対応輻輳制御部
- 2 ヘッダ情報逆変換部
- 3 入力回線特定部
- 4 コネクションリスト
- 10 11 ATM交換機
 - 121~12n 加入者端末
 - 131~13n 回線対応部
 - 14 ATMスイッチ
 - 15 輻輳判定部
 - 16 輻輳制御部
 - 1311~131n 入力規制部
 - 141 スイッチ部
 - 1421~142n セルバッファ
 - 143 廃棄セル情報蓄積部
- 20 2111~211n 入力回線
 - 2121~212n 出力回線
 - 2141~214n、215~218 内部配線

【図2】





フロントページの続き

(72) 発明者 山中 直明

東京都新宿区西新宿三丁目19番2号 日本電信電話株式会社内

(72) 発明者 糸田 純

東京都新宿区西新宿三丁目19番2号 日本電信電話株式会社内